

PATENT ABSTRACTS OF JAPAN

(11)Publication number : 11-296131

(43)Date of publication of application : 29.10.1999

---

(51)Int.Cl. G09G 3/20  
G09G 3/30

---

(21)Application number : 10-101505 (71)Applicant : FUJI ELECTRIC CO LTD

(22)Date of filing : 13.04.1998 (72)Inventor : ONODA TAKATOSHI  
KOBAYASHI MAKOTO

---

(54) GRADATION DISPLAY METHOD FOR MATRIX INDICATION DISPLAY AND  
DISPLAY DEVICE USING THE SAME

(57)Abstract:

PROBLEM TO BE SOLVED: To suppress the number of divided frames and further to perform stable and practical gradation display by dividing one time of scanning line selection into plural kinds of time width of different relative ratios and providing gradations by controlling and emitting the divided term corresponding to gradation display information.

SOLUTION: While defining one electrode as a scanning line 3 and the other electrode as a data line 1, one or plural scanning lines are successively selected through a driving device, and a line sequential scanning system for inputting video information from the data line 1 corresponding to a selected pixel is used. Then, one time of scanning line selection is divided into plural kinds of time width of different relative ratios and the gradation is provided by controlling and emitting the divided term

corresponding to the gradation display information. Thus, since the gradation information for each pixel is weighted and divided for one time of scanning line selection and the gradation is expressed with that combination, the number of divided frames is suppressed low and further the gradation display not to generate flickering is enabled.

---

LEGAL STATUS [Date of request for examination] 27.01.1999

[Date of sending the examiner's decision of rejection] 09.11.1999

[Kind of final disposal of application other than the examiner's decision of rejection or application converted registration]

[Date of final disposal for application]

[Patent number]

[Date of registration]

[Number of appeal against examiner's decision of rejection]

[Date of requesting appeal against examiner's decision of rejection]

[Date of extinction of right]

#### \* NOTICES \*

JPO and INPIT are not responsible for any damages caused by the use of this translation.

1.This document has been translated by computer. So the translation may not reflect the original precisely.

2.\*\*\*\* shows the word which can not be translated.

3.In the drawings, any words are not translated.

---

#### CLAIMS

---

[Claim(s)]

[Claim 1] It is the gradation method of presentation of the matrix display display which makes the pixel of the intersection of each electrode emit light by impressing an electrical potential difference to the luminescence display device by which the 1st electrode and the 2nd electrode which are transparent and cross mutually come to \*\*\*\* at least one side in the shape of a matrix. One electrode The scanning line, Make another electrode into the data line and sequential selection of 1 or two or more

scanning lines is made through a driving gear. In the gradation method of presentation of the matrix display display of a line-sequential-scanning method which inputs image information from the data line corresponding to the selected pixel The gradation method of presentation of the matrix display display characterized by obtaining gradation by responding to gradation display information, controlling the divided period and making it to divide into two or more time amount width of face from which phase contrast of 1 time of scanning-line selection time amount differs, and emit light.

[Claim 2] The gradation method of presentation according to claim 1 which displays request gradation by dividing the inside of 1 time of scanning-line selection time amount into two or more time amount width of face which is different so that phase contrast of brightness may serve as a exponentiation of 2 corresponding to the weight of each bit of the video signal by which digital conversion was carried out, and driving a luminescence display device combining each of such time amount width of face.

[Claim 3] The A/D-conversion section which changes into a digital signal the video signal inputted into the image input terminal of a display panel, The frame memory section which memorizes that video signal, and the signal transformation section which changes into the data signal using the gradation method of presentation according to claim 1, and the scan signal corresponding to it the video signal read from this frame memory section, The mechanical component which outputs the power for emitting predetermined brightness based on the above-mentioned data signal and scan signal which were sent out from this signal transformation section, The luminescence display characterized by having the display-panel section which drives with the above-mentioned data signal and scan signal which were outputted from this mechanical component, and displays the image of predetermined gradation.

---

## DETAILED DESCRIPTION

---

[Detailed Description of the Invention]

[0001]

[Field of the Invention] This invention relates to the gradation method of presentation concerned and the luminescence display which can perform a stable and practical gradation display especially about the luminescence display using the gradation method of presentation of the matrix display display which makes the pixel \*\*\*\*(ed) by the electrode emit light, and this approach by impressing an electrical potential difference to luminescence display devices including an organic electroluminescence ("organic electroluminescence" being called below) luminescence display device or an inorganic electroluminescence (it calling "inorganic [ EL ]" below) luminescence display device.

[0002]

[Description of the Prior Art] At least one side is transparent and, as for the matrix display display which makes the pixel of the intersection of each electrode emit light, line sequential scanning is mainly performing image display by impressing an electrical potential difference to the luminescence display device which the 1st electrode and the 2nd electrode which cross mutually come to \*\*\*\* in the shape of a matrix. This defines one of the electrode groups which cross in the shape of a matrix as the scanning line, defines another side as the data line, and is 1 or the approach of choosing and scanning two or more at a time, making display an image with the signal from the data line, and constituting one screen about the scanning line. The electrode structure in the case of performing a gradation display to drawing 1 in this matrix display display is shown. When this has X-Y-matrix structure, only the number of the data line 1 which \*\*\*\* a luminous layer 2, and the scanning lines 3, i.e., the number of the data lines, is set to m and it sets the number of scanning lines to n, one screen can be displayed by preparing the driver element of a m+n individual, and the driver element of a mxn individual is not needed like the static drive which holds a direct-drive component for every pixel.

[0003] In line sequential scanning, all the pixels on a display display do not light up to coincidence. However, since human being's eyes have the storage effect, flashing of such a light quick enough is caught as the average that it cannot distinguish by human being's eyes. For this reason, if so high that the repeat frequency of line sequential scanning, i.e., drive frequency, cannot distinguish by human being's eyes, a flicker of a screen will not be recognized but image quality will be secured.

[0004] In order to perform a gradation display in a display display with matrix-like electrode structure, it is necessary to perform brightness control based on the gradation information on an input video signal. Applied voltage or a current is made adjustable, the approach of changing brightness, and an electrical potential difference or the impression time amount of a current is made adjustable, and there are an approach of changing brightness in time, a method of changing brightness combining them, etc. in brightness control. The electrical-potential-difference becoming [ irregular ] method, a pulse-width-modulation method, the frame sampling method, a subfield notation, etc. are mentioned to gradation control used for the current display display.

[0005] In it, the electrical-potential-difference becoming [ irregular ] method is an approach of changing the applied voltage according to gradation, when choosing and scanning a pixel. A Pulse-Density-Modulation method is an approach of applied voltage being fixed, making pulse width adjustable, and performing gradation control in time. The frame sampling method of applied voltage is fixed, and is an approach of performing gradation control in time, by controlling the existence of a frame display. Subfield NOT-AND operation notation is an approach divide one frame into each

subfield of the time amount width of face according to the exponentiation of 2, and the combination of this subfield performs gradation control.

[0006]

[Problem(s) to be Solved by the Invention] The various above-mentioned gradation driving methods are holding various troubles in the technical technical problem of a video-signal processing circuit or a driver element.

[0007] Drawing 11 shows the scan timing in the electrical-potential-difference becoming [ irregular ] method. The electrical-potential-difference becoming [ irregular ] method is an approach of changing the applied voltage according to gradation, when it is mainly used for a liquid crystal display and a pixel is chosen and scanned. The advantage of this is being able to perform gradation, without only changing gradation information into an electrical potential difference, and adding a special circuit and equipment. However, the electrical-potential-difference difference of the gradation with which a voltage source is needed with gradation and especially the standup of the brightness voltage characteristic adjoins each other in a steep display panel becomes very small [ the number of gradation ], and a precision very high as a voltage source is required.

[0008] Drawing 12 shows the scan timing in a Pulse-Density-Modulation method. A different point from the above-mentioned electrical-potential-difference becoming [ irregular ] method is a point of applied voltage being fixed, making pulse width adjustable, and performing gradation control in time. The advantage of this is a point that the brightness at the time of viewing is proportional to pulse width. However, if the gradation which it is going to display in each output in 1 time of scanning-line selection time amount differs, it is necessary to perform an electrical potential difference or current impression with respectively different pulse width. For that, the memory which stores the information for pulse width control for every output is needed, and this leads to the cost rise of drive \*\*\*, as a result the whole display panel.

[0009] Drawing 13 shows the scan timing in the frame sampling method. The frame sampling method is an approach of changing brightness in viewing and generating gradation, by sampling intermittently the frame which constitutes one screen. I hear that the advantage of this does not need to make the special processing section for gradation control add to the circuit after constituting the gradation signal of a frame in any way, and it is in it. However, since only the number of gradation speeds up a scan, i.e., drive frequency, and performs a gradation display, very quick drive frequency is needed for performing the Takashina tone display. For this reason, the time amount which chooses the frame (this is defined as a "subframe") divided with the number of gradation, and is scanned becomes short, and a gradation processing circuit and a driver element are asked for very quick processing speed. If the count (this is defined as "frame frequency") which repeats and scans a frame to per unit time amount is

made small in order to avoid this, blinking of a pixel will appear as a flicker and will become the cause of reducing image quality. Moreover, especially in a capacitive panel, as for making frame frequency high, the switching loss of a driver element, i.e., the power consumption of a drive circuit, increases.

[0010] Drawing 14 shows the scan timing in the subfield notation used with the plasma display which has a memory effect. The writing and luminescence of a gradation signal are performed separately and, as for a subfield notation, can stop drive frequency low by setting the ratio of each luminescence time amount as the exponentiation of 2. The approaches of time sharing when a subfield notation performs a gradation display differ to an above-mentioned pulse-width-modulation method and the above-mentioned frame sampling method. To the former carrying out the division-into-equal-parts rate of the one frame in time, the latter is divided by the exponentiation of 2 and performs a gradation expression with the combination. However, since the time amount from display termination of one screen to display initiation of the next screen is shorter than the time amount taken to constitute one screen, the latter has the fault each other gradation information is mixed and is in sight. This is the phenomenon generated since human being's eyes have the storage effect, and flashing of the light which cannot be distinguished by human being's eyes is caught as the average. That is, when the brightness to display changes, the time relation of the gradation signal impression in one frame will look bright or dark by changing sharply rather than the gradation signal which should be displayed essentially. Since this phenomenon appears as the border line was drawn on the screen, it is called a false contour phenomenon.

[0011] This invention was made in consideration of the above-mentioned actual condition, it can hold down to video-signal processing speed equivalent to a Pulse-Density-Modulation method, and the driver element of simple circuitry can be used for it on a par with the frame sampling method, it is stopped by the frame number of partitions still more equivalent to a subfield notation, and aims at offering the display using the gradation method of presentation and this approach of the matrix display display which can moreover perform a stable and practical gradation display.

[0012]

[Means for Solving the Problem] In order to solve the above-mentioned technical problem, the gradation method of presentation of the matrix display display of this invention It is the gradation method of presentation of the matrix display display which makes the pixel of the intersection of each electrode emit light by impressing an electrical potential difference to the luminescence display device by which the 1st electrode and the 2nd electrode which are transparent and cross mutually come to \*\*\*\* at least one side in the shape of a matrix. One electrode The scanning line, Make another electrode into the data line and sequential selection of 1 or two or more scanning lines is made through a driving gear. In the gradation method of presentation

of the matrix display display of a line-sequential-scanning method which inputs image information from the data line corresponding to the selected pixel It divides into two or more time amount width of face from which phase contrast of 1 time of scanning-line selection time amount differs, and is characterized by obtaining gradation by responding to gradation display information, controlling the divided period and making it emit light.

[0013] In said gradation method of presentation, request gradation can be displayed by dividing 1 time of scanning-line selection time amount into two or more time amount width of face which is different so that phase contrast of brightness may serve as a exponentiation of 2 corresponding to the weight of each bit of the video signal by which digital conversion was carried out, and making a light emitting device drive combining each of such time amount width of face.

[0014] Moreover, the A/D-conversion section which changes into a digital signal the video signal with which this invention was inputted into the image input terminal of a display panel, The frame memory section which memorizes that video signal, and the signal transformation section which changes into the data signal using said gradation method of presentation, and the scan signal corresponding to it the video signal read from this frame memory section, The mechanical component which outputs the power for emitting predetermined brightness based on the above-mentioned data signal and scan signal which were sent out from this signal transformation section, It is related with the luminescence display characterized by having the display-panel section which drives with the above-mentioned data signal and scan signal which were outputted from this mechanical component, and displays the image of predetermined gradation.

[0015]

[Embodiment of the Invention] The example of the scan timing of the gradation display in the gradation method of presentation of this invention is shown in drawing 2 . In the one scanning line in drawing 2 , how to divide into two or more time amount width of face from which phase contrast of a scan time differs is shown in drawing 3 . All weighting of the selected scanning line is ended and it shifts to the following scanning line after that, and one frame is completed when finishing scanning all the scanning lines briefly.

[0016] Thus, without adding modification special to a driver element, if weighting is carried out, it divides 1-pixel gradation information each in 1 time of scanning-line selection time amount and gradation is expressed in the combination, frame frequency is stopped low and the gradation display which moreover does not generate a flicker is attained. Moreover, since the time amount which constitutes 1-pixel gradation information each is shorter than one frame enough, unlike a subfield notation, a false contour phenomenon is not generated.

[0017] Application is easy if this invention is a display display with the speed of

response of components including an organic electroluminescence light emitting device quicker enough than the frequency (this is defined as a "gradation frequency") which can be found from the multiplication of the exponentiation to 2 of the duty and the number of gradation which choose frame frequency and the scanning line.

[0018] Moreover, when performing a gradation display using this invention, two or more sorts of time relations which arrange each gradation information by which weighting was carried out are considered. The timing chart shown in drawing 4 is the example. Here, the unit of the time amount width of face corresponding to the weight of each bit of the video signal by which digital conversion was carried out is defined as a "subframe" in the A/D-conversion section. The weighting approach 1 of a gradation display is the case where divide a subframe at equal intervals and the weight in the inside of it is changed. The advantage in this case is a point which the transfer rate of a gradation control signal can set up low. It is necessary to divide no subframes at equal intervals at this time. Next, the weighting approach 2 of a gradation display is the case where a subframe is divided into different time amount width of face according to weight. Since luminescence time amount is made as for the advantage in this case to max, it is a point which can make brightness high. In any case, it can be coped with by changing a transfer of a gradation control signal, and the timing of a driver element of operation, and fundamental logic is common.

[0019] By the configuration of a simple video-signal processing circuit, in any case, image information can be sent out to the data line with a low transfer rate using the driver element of simple circuitry, and the gradation drive of a display display can be carried out to it stably and practical.

[0020] In the luminescence indicating equipment of this invention, the video signal which is the A/D converter of the A/D-conversion section and was inputted into the image input terminal of a display panel is changed into a digital signal. The changed digital signal is memorized in the frame memory section. The video signal read from this frame memory section is changed into the data signal using the gradation method of presentation of this invention, and the scan signal corresponding to it in the gradation control circuit which is the signal transformation section. A mechanical component possesses a scan side drive circuit, a data side drive circuit, and the power source for a drive over these, and outputs the power for emitting predetermined brightness based on the data signal and scan signal which were sent out from the signal transformation section. The display-panel section is driven with the power based on the data signal and scan signal which were outputted from this mechanical component, and displays the image of predetermined gradation. This display-panel section has at least transparent one side, as shown in drawing 1 , and it is constituted by display displays, such as organic [ which the 1st electrode and the 2nd electrode which cross mutually come to \*\*\*\* in the shape of a matrix ], or inorganic EL luminescence display device.



[0021]

[Example] Hereafter, this invention is explained based on an example.

The color organic electroluminescence light emitting device with 320x240 pixels which constituted the example 1 data line from a transparent electrode, and constituted the scanning line from a metal electrode was used. It has separated to stripe-like RGB further and 1 pixel is trichotomized by the data line and the parallel direction. Although an organic electroluminescence light emitting device shows a unipolar flow property, the direction of a metal electrode, i.e., the data line, to the scanning line is the flow direction from the transparent electrode here.

[0022] The input video signal was made into analog RGB of 256 gradation, and performed weighting of gradation by the exponentiation of 2. Thereby, 1 time of scanning-line selection time amount consists of pulse width of the ratio of 1 to 2 to 4 to 8 to 16 to 32 to 64 to 128. 256 kinds of electrical-potential-difference impression time amount was made for eight pulses from which such width of face differs a display or by making it non-display, and the gradation display was performed. When drive frequency is set as 60Hz, a gradation frequency is set to 115kHz and a period is about 9 microseconds. With 1 or less microsecond, since the speed of response of an organic electroluminescence light emitting device is fully quick, it can perform a good gradation display.

[0023] The organic electroluminescence light emitting device was made to drive by the circuitry shown in drawing 5 . First, the inputted video signal is changed into the digital signal of 8 bits of parallel by the A/D converter, and is stored up to a frame memory. In a gradation control circuit, 1 bit of signals according to the weight of gradation is sent out to ejection and a data side drive circuit among 8-bit signals. And a data side drive circuit impresses the electrical potential difference according to luminescence and nonluminescent to the data line. This is repeated by 8 bits between 1 time of scanning-line selection time amount, and the gradation display of the one scanning line is completed.

[0024] On the other hand, the scanning line changes the output voltage of a scan side drive circuit from high potential to low voltage with scan initiation of this scanning line. Then, as for the pixel to which the pixel applicable to the gradation signal which shows luminescence corresponds to the gradation signal with which the direction of the scanning line shows nonluminescent by becoming low voltage, i.e., forward bias, from the data line, the data line becomes under luminescence starting potential to the scanning line. It is drawing 6 which took out 1 pixels of these potential relation and current paths from drawing 5 , and showed them.

[0025] Moreover, as shown above, as long as luminescence and nonluminescent contrast is secured enough, the power source of different potential may be used like drawing 7 which takes out 1 pixel similarly and is shown.

[0026] In this example, it is smaller than time amount  $1 / 60 \times 239 / 240$  seconds until it

is  $1/60 \times 1/240$  seconds as 1 time of scanning-line selection time amount is shown in drawing 8 , and then this scanning line is scanned from the frame frequency of 60Hz, and the 240 number of scanning lines enough. The false contour phenomenon looked at by the subfield notation by this is not generated.

[0027] In addition, in a LED display, it is only that a supply voltage value and an output current value differ from luminescence starting potential, and can completely be adapted with the same configuration.

[0028] The gradation method of presentation of example 2 example 1 was applied to the color inorganic EL light emitting device. Here, the duplex insulating-layer structure color inorganic EL light emitting device with 640x480 pixels which constituted the data line from a transparent electrode and constituted the scanning line from a metal electrode was used. It has separated to stripe-like RGB further and 1 pixel is trichotomized by the data line and the parallel direction. The duplex insulating-layer structure inorganic EL light emitting device has structure which sandwiched the luminous layer by the insulating layer of two sheets, is expressed by the capacitive load equivalent and has a memory effect. For this reason, impression of the forward negative pulse lot which consists of one at a time, respectively was made into the minimum luminescence unit. By making a forward negative pulse into a lot, it becomes possible the display of a pixel, and un-displaying, without being conscious of a memory effect. Although a duplex insulating-layer structure inorganic EL light emitting device is an alternating current drive mold display display and it does not have the directivity in a drive, a transparent electrode is defined as the data line and a metal electrode is defined as the scanning line here.

[0029] Since a duplex insulating-layer structure inorganic EL light emitting device is a capacitive load, a charge is accumulated in the capacitor with which a current flows to a pixel and it is expressed to it equivalent. If a charge storage, i.e., charge, is completed, the current which contributes to luminescence will not flow except for the slight leakage current. The mechanism of luminescence emits light, when a current flows to a luminous layer, and electronic recombination happens and it changes to a low energy level. From the above thing, the brightness of a duplex insulating-layer structure inorganic EL light emitting device is proportional to the number of the forward negative pulses of the lot impressed to per unit time amount in electrical-potential-difference impression of long time amount rather than charge of the capacity is completed. For example, since the speed of response of SrS:Ce is very as quick as about 50ns, even if it applies this invention as a gradation method of a duplex insulating-layer structure inorganic EL light emitting device, a problem is not generated at all.

[0030] Inorganic EL light emitting device was made to drive by the circuitry shown in drawing 9 . An input video signal is processed like an example 1 up to a gradation control circuit. The point that the drive of inorganic EL light emitting device differs

from an organic light emitting device is a point of impressing the pulse of amphipathy. When a forward negative pulse lot is made into the minimum luminescence unit, in the subframe of weight 1, the output logic of a data side drive circuit is reversed once. According to this, the output logic of a scan side drive circuit is also reversed once. Only the count corresponding to the weight of each subframe for this actuation reverses the output logic of a data side drive circuit and a scan side output circuit. Gradation control is possible by this approach as well as an example 1.

[0031] Drawing 10 comes out of 1 pixel of drawing 9 picking, is a circuit diagram the bottom and shows the potential relation of the data line and the scanning line in case luminescence starting potential is 180V. When a scan pulse is +220V, light is emitted by setting the data line to 0V, and it considers as nonluminescent by setting the data line to +40V. When the polarity of a scan pulse is reversed and it is set to -180V, light is emitted by setting the data line to +40V, and it considers as nonluminescent by being referred to as 0V. By using the polarity-reversals circuit built in the driver element at this time, the same circuit as gradation control of an example 1 is applicable.

[0032] Moreover, it is smaller than time amount  $1 / 60 \times 479 / 480$  seconds until 1 time of scanning-line selection time amount is  $1 / 60 \times 1 / 480$  seconds and then this scanning line is scanned from the frame frequency of 60Hz, and the 480 number of scanning lines enough. For this reason, the false contour phenomenon looked at by the subfield notation is not generated. In addition, in the range which does not deviate from the summary, this invention deforms variously and can be carried out.

[0033]

[Effect of the Invention] According to this invention, an organic light emitting device can be made into the start, in the gradation display of the display display of a passive-matrix mold with the speed of response of a component sufficiently quicker than a gradation frequency, image information is sent out to the data line with a low transfer rate using the driver element of simple circuitry, it can be stable and the gradation drive of a display display can be performed practical by the configuration of a simple video-signal processing circuit.

---

## DESCRIPTION OF DRAWINGS

---

[Brief Description of the Drawings]

[Drawing 1] It is the perspective view showing the display display which has matrix-like electrode structure.

[Drawing 2] It is the explanatory view showing the scan timing of the gradation display in this invention.

[Drawing 3] It is the explanatory view which was divided into two or more time amount width of face from which phase contrast of a scan time differs in the 1 scanning line and in which showing the scan timing of the gradation display in this invention.

[Drawing 4] It is the explanatory view showing the example of timing of a scan signal and a data signal in this invention.

[Drawing 5] It is a drive circuit block diagram in an example 1.

[Drawing 6] It is the diagram showing the wave of the scan signal in an example 1, and a data signal, and the current path at the time of luminescence.

[Drawing 7] It is the diagram showing the wave of the scan signal in an example 1, and a data signal, and other current paths at the time of luminescence.

[Drawing 8] It is the explanatory view showing the scan timing of the gradation display in the 1 scanning line of an example 1.

[Drawing 9] It is a drive circuit block diagram in an example 2.

[Drawing 10] It is the diagram showing the wave of the scan signal in an example 2, and a data signal, and the current path at the time of luminescence.

[Drawing 11] It is the explanatory view showing the scan timing of the gradation display in an electrical-potential-difference gradation method.

[Drawing 12] It is the explanatory view showing the scan timing of the gradation display in a Pulse-Density-Modulation method.

[Drawing 13] It is the explanatory view showing the scan timing of the gradation display in the frame sampling method.

[Drawing 14] It is the explanatory view showing the scan timing of the gradation display in a subframe notation.

[Description of Notations]

1 Data Line

2 Luminous Layer

3 Scanning Line

(19)日本国特許庁 (J P)

(12) 公 開 特 許 公 報 (A)

(11)特許出願公開番号

特開平11-296131

(43)公開日 平成11年(1999)10月29日

(51)Int.Cl.<sup>6</sup>

G 0 9 G

3/20

3/30

識別記号

6 4 1

F I

G 0 9 G

3/20

3/30

6 4 1 E

K

審査請求 有 請求項の数 3 O L (全 7 頁)

(21)出願番号

特願平10-101505

(22)出願日

平成10年(1998)4月13日

(71)出願人 000005234

富士電機株式会社

神奈川県川崎市川崎区田辺新田1番1号

(72)発明者 小野田 貴稔

神奈川県川崎市川崎区田辺新田1番1号

富士電機株式会社内

(72)発明者 小林 誠

神奈川県川崎市川崎区田辺新田1番1号

富士電機株式会社内

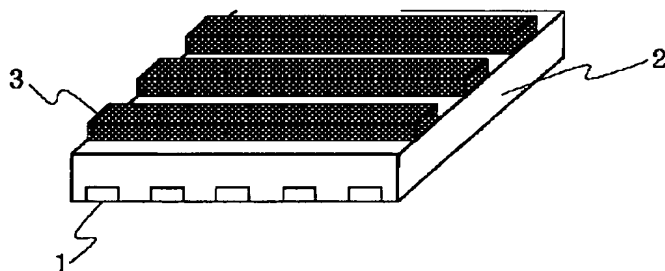
(74)代理人 弁理士 本多 一郎

(54)【発明の名称】 マトリクス表示ディスプレイの階調表示方法及びこの方法を用いた表示装置

(57)【要約】

【課題】 パルス幅変調法と同等の映像信号処理速度に抑え、かつフレーム抜き取り法と同等に簡易な回路構成の駆動素子を用いることができ、さらにサブフィールド表示法と同等のフレーム分割数に抑えられ、しかも安定で実用的な階調表示を行ない得るマトリクス表示ディスプレイの階調表示方法及びこの方法を用いた表示装置を提供する。

【解決手段】 少なくとも一方が透明で、互いに交差する第1電極及び第2電極によりマトリクス状に挟持されてなる発光表示素子へ電圧を印加することによって各電極の交点の画素を発光させるマトリクス表示ディスプレイの階調表示方法である。一方の電極を走査線、もう一方の電極をデータ線とし、これらの電極へ駆動装置を介して映像信号を入力する線順次走査方式である。1回の走査線選択時間を相対比の異なる複数の時間幅に分割し、その分割された期間を階調表示情報に応じて制御、発光させることによって階調を得る。



**【特許請求の範囲】**

【請求項 1】 少なくとも一方が透明で、互いに交差する第 1 電極及び第 2 電極によりマトリクス状に挟持されてなる発光表示素子へ電圧を印加することによって各電極の交点の画素を発光させるマトリクス表示ディスプレイの階調表示方法であって、一方の電極を走査線、もう一方の電極をデータ線とし、駆動装置を介して 1 本または複数本の走査線を順次選択し、選択された画素に対応するデータ線から映像情報を入力する線順次走査方式のマトリクス表示ディスプレイの階調表示方法において、1 回の走査線選択時間を相対比の異なる複数の時間幅に分割し、その分割された期間を階調表示情報に応じて制御、発光させることによって階調を得ることを特徴とするマトリクス表示ディスプレイの階調表示方法。

【請求項 2】 デジタル変換された映像信号の各ビットの重みに対応して、1 回の走査線選択時間内を輝度の相対比が 2 のべき乗となるように異なる複数の時間幅に分割し、これらの各時間幅を組み合わせて発光表示素子を駆動することにより、所望階調を表示する請求項 1 記載の階調表示方法。

【請求項 3】 表示パネルの映像入力端子へ入力された映像信号をデジタル信号に変換する A/D 変換部と、その映像信号を記憶するフレームメモリ部と、このフレームメモリ部から読み出された映像信号を請求項 1 記載の階調表示方法を用いたデータ信号及びそれに対応する走査信号に変換する信号変換部と、この信号変換部から送り出された上記データ信号及び走査信号に基づき所定輝度が発するのための電力を出力する駆動部と、この駆動部から出力された上記データ信号及び走査信号により駆動され所定階調の映像を表示する表示パネル部とを備えたことを特徴とする発光表示装置。

**【発明の詳細な説明】****【0001】**

【発明の属する技術分野】本発明は、有機エレクトロルミネッセンス（以下「有機 EL」と称する）発光表示素子や無機エレクトロルミネッセンス（以下「無機 EL」と称する）発光表示素子を始めとする発光表示素子へ電圧を印加することによって電極に挟持された画素を発光させるマトリクス表示ディスプレイの階調表示方法、およびこの方法を用いた発光表示装置に関し、特に、安定で実用的な階調表示を行ない得る当該階調表示方法および発光表示装置に関する。

**【0002】**

【従来の技術】少なくとも一方が透明で、互いに交差する第 1 電極及び第 2 電極によりマトリクス状に挟持されてなる発光表示素子へ電圧を印加することによって各電極の交点の画素を発光させるマトリクス表示ディスプレイは、主に線順次走査によって画像表示を行なっている。これは、マトリクス状に交差する電極群のどちらか一方を走査線、もう一方をデータ線と定義し、走査線を

1 本もしくは複数本ずつ選択、走査し、データ線からの信号により映像を表示させ、1 画面を構成する方法である。図 1 に、かかるマトリクス表示ディスプレイにおいて階調表示を行なう場合の電極構造を示す。これは XY マトリクス構造を有し、発光層 2 を挟持するデータ線 1 と走査線 3 の数だけ、すなわちデータ線数を  $m$ 、走査線数を  $n$  とする場合、 $m+n$  個の駆動素子を用意することで 1 画面を表示することができ、各画素ごとに直接駆動素子を保有するスタティック駆動のように  $m \times n$  個の駆動素子を必要としない。

【0003】線順次走査においては、表示ディスプレイ上の全画素が同時に点灯することはない。しかし、人間の目は積分効果を持っているために、人間の目で判別できない程十分に速い光の点滅はその平均値として捕らえられる。このため、線順次走査の繰り返し周波数、すなわち駆動周波数が人間の目で判別できない程に高ければ、画面のちらつきは認識されず、画質が確保される。

【0004】マトリクス状の電極構造を持つ表示ディスプレイにおいて階調表示を行なうには、入力映像信号の階調情報に基づき輝度制御を行なう必要がある。輝度制御には、印加電圧または電流を可変とし、輝度を変化させる方法や、電圧または電流の印加時間を可変とし、時間的に輝度を変化させる方法や、それらを組み合わせて輝度を変化させる方法などがある。現在表示ディスプレイに用いられている階調制御には、電圧変調法、パルス幅変調法、フレーム抜き取り法、サブフィールド表示法などが挙げられる。

【0005】その中で電圧変調法は、画素を選択、走査する時にその印加電圧を階調に応じて変化させる方法である。パルス幅変調法は印加電圧は一定でパルス幅を可変とし、時間的に階調制御を行なう方法である。フレーム抜き取り法は印加電圧は一定でフレーム表示の有無を制御することにより、時間的に階調制御を行なう方法である。サブフィールド表示法は、1 フレームを 2 のべき乗に応じた時間幅の各サブフィールドに分割し、このサブフィールドの組み合わせにより階調制御を行なう方法である。

**【0006】**

【発明が解決しようとする課題】上記の各種階調駆動法は、映像信号処理回路や駆動素子の技術的課題において様々な問題点を抱えている。

【0007】図 11 は、電圧変調法における走査タイミングを示したものである。電圧変調法は主に液晶ディスプレイに用いられ、画素を選択、走査する時にその印加電圧を階調に応じて変化させる方法である。これの利点は、階調情報を電圧に変換するだけで、特別な回路や装置を付加することなく階調が行なえることである。しかし、階調の数だけ電圧源が必要となり、特に輝度電圧特性の立ち上がりが急峻な表示パネルにおいては、隣り合う階調の電圧差が非常に小さくなり、電圧源として非常

に高い精度が要求される。

【0008】図12は、パルス幅変調法における走査タイミングを示したものである。前述の電圧変調法と異なる点は、印加電圧は一定でパルス幅を可変とし、時間的に階調制御を行なう点である。これの利点は、目視時の輝度がパルス幅に比例する点である。しかし、1回の走査線選択時間における夫々の出力において表示しようとする階調が異なれば、夫々別のパルス幅で電圧あるいは電流印加を行なう必要がある。このためには、各出力ごとにパルス幅制御のための情報を蓄えるメモリが必要となり、このことは駆動素子ひいては表示パネル全体のコストアップに繋がる。

【0009】図13は、フレーム抜き取り法における走査タイミングを示したものである。フレーム抜き取り法は、1画面を構成するフレームを間欠的に抜き取ることによって目視的に輝度を変化させ、階調を発生させる方法である。これの利点は、フレームの階調信号を構成した以降の回路に何ら階調制御のための特殊な処理部を付加させる必要がないということである。しかし、階調の数だけ走査、すなわち駆動周波数を速めて階調表示を行なうので、高階調表示を行なうには非常に速い駆動周波数が必要となる。このため階調数で分割されたフレーム（これを「サブフレーム」と定義する）を選択、走査する時間が短くなり、階調処理回路や駆動素子には非常に速い処理速度が求められる。これを回避するために単位時間当たりにフレームを繰り返し走査する回数（これを「フレーム周波数」と定義する）を小さくすると、画素の明滅がフリッカとして表れ、画質を低下させる原因となる。また、フレーム周波数を高くすることは、特に容量性パネルにおいて駆動素子のスイッチング損失、すなわち駆動回路の消費電力が増大する。

【0010】図14は、メモリ効果を有するプラズマディスプレイで用いられるサブフィールド表示法における走査タイミングを示したものである。サブフィールド表示法は、階調信号の書き込みと発光が別々に行なわれ、夫々の発光時間の比を2のべき乗に設定することで駆動周波数を低く抑えることができる。前述のパルス幅変調法やフレーム抜き取り法に対しサブフィールド表示法は、階調表示を行なう上での時間分割の方法が異なる。前者は、1つのフレームを時間的に等分割するのに対し、後者は、2のべき乗で分割し、その組み合わせによって階調表現を行なう。しかし後者は、1画面を構成するのに要する時間より、1画面の表示終了から次の画面の表示開始までの時間が短いので、お互いの階調情報が混ざり合っている欠点がある。これは人間の目が積分効果を持っているために発生する現象で、人間の目で判別できない光の点滅は、その平均値として捕らえられる。すなわち、表示する輝度が切り替わる時に、1フレームにおける階調信号印加の時間関係が大幅に変化することにより、本来表示すべき階調信号よりも明るく、あ

るいは暗く見えてしまう。この現象は画面上では輪郭線を引いたように表れるので、偽輪郭現象と呼ばれる。

【0011】本発明は、上記実情を考慮してなされたもので、パルス幅変調法と同等の映像信号処理速度に抑え、かつフレーム抜き取り法と同等に簡易な回路構成の駆動素子を用いることができ、さらにサブフィールド表示法と同等のフレーム分割数に抑えられ、しかも安定で実用的な階調表示を行ない得るマトリクス表示ディスプレイの階調表示方法及びこの方法を用いた表示装置を提供することを目的とする。

#### 【0012】

【課題を解決するための手段】上記課題を解決するために、本発明のマトリクス表示ディスプレイの階調表示方法は、少なくとも一方が透明で、互いに交差する第1電極及び第2電極によりマトリクス状に挟持されてなる発光表示素子へ電圧を印加することによって各電極の交点の画素を発光させるマトリクス表示ディスプレイの階調表示方法であって、一方の電極を走査線、もう一方の電極をデータ線とし、駆動装置を介して1本または複数本の走査線を順次選択し、選択された画素に対応するデータ線から映像情報を入力する線順次走査方式のマトリクス表示ディスプレイの階調表示方法において、1回の走査線選択時間を相対比の異なる複数の時間幅に分割し、その分割された期間を階調表示情報に応じて制御、発光させることによって階調を得ることを特徴とするものである。

【0013】前記階調表示方法において、デジタル変換された映像信号の各ビットの重みに対応して、1回の走査線選択時間を輝度の相対比が2のべき乗となるように異なる複数の時間幅に分割し、これらの各時間幅を組み合わせて、発光素子を駆動させることにより、所望階調を表示することができる。

【0014】また、本発明は、表示パネルの映像入力端子へ入力された映像信号をデジタル信号に変換するA/D変換部と、その映像信号を記憶するフレームメモリ部と、このフレームメモリ部から読み出された映像信号を前記階調表示方法を用いたデータ信号及びそれに対応する走査信号に変換する信号変換部と、この信号変換部から送り出された上記データ信号及び走査信号に基づき所定輝度が発するのための電力を出力する駆動部と、この駆動部から出力された上記データ信号及び走査信号により駆動され所定階調の映像を表示する表示パネル部とを備えたことを特徴とする発光表示装置に関する。

#### 【0015】

【発明の実施の形態】本発明の階調表示方法における階調表示の走査タイミングの例を図2に示す。図2における走査線1本において、走査時間を相対比の異なる複数の時間幅に分割する方法を図3に示す。選択された走査線の重み付けをすべて終了し、その後次の走査線へ移行し、すべての走査線を一通り走査し終えた時点で1フ

レームが完成する。

【0016】このように各1画素の階調情報を1回の走査線選択時間において重み付けをして分割し、その組み合わせで階調を表現すれば、駆動素子に特別な変更を加えることなく、かつフレーム周波数を低く抑え、しかもフリッカを発生しない階調表示が可能となる。また各1画素の階調情報を構成する時間は1フレームより充分短いので、サブフィールド表示法と異なり偽輪郭現象は発生しない。

【0017】本発明は、フレーム周波数と走査線を選択するデューティと階調数の2に対するべき乗の掛け算から求まる周波数（これを「階調周波数」と定義する）より、有機EL発光素子を始めとする素子の応答速度が十分に速い表示ディスプレイであれば、適用は容易である。

【0018】また、本発明を用いて階調表示を行なう時、重み付けされた夫々の階調情報を配置する時間関係は複数種考えられる。図4に示すタイミングチャートはその例である。ここで、A/D変換部でデジタル変換された映像信号の各ビットの重みに対応する時間幅の単位を「サブフレーム」と定義する。階調表示の重み付け方法1は、サブフレームを、例えば等間隔に分割し、その中での重みを変化させる場合である。この場合の利点は、階調制御信号の転送速度が低く設定できる点である。この時すべてのサブフレームを等間隔に分割する必要はない。次に、階調表示の重み付け方法2は、サブフレームを重みに応じた異なる時間幅に分割する場合である。この場合の利点は、発光時間を最大にできるので輝度を高くできる点である。どの場合も、階調制御信号の転送と駆動素子の動作タイミングを変更することで対処でき、基本的な論理は共通である。

【0019】いずれの場合にも、簡易な映像信号処理回路の構成によって、簡易な回路構成の駆動素子を用いて映像情報を低い転送速度でデータ線へ送り出し、安定で実用的に表示ディスプレイの階調駆動を行なうことができる。

【0020】本発明の発光表示装置においては、A/D変換部のA/Dコンバータで、表示パネルの映像入力端子へ入力された映像信号がデジタル信号に変換される。変換されたデジタル信号は、フレームメモリ部で記憶される。このフレームメモリ部から読み出された映像信号は、信号変換部である階調制御回路において本発明の階調表示方法を用いたデータ信号と、それに対応する走査信号に変換される。駆動部は、走査側駆動回路と、データ側駆動回路と、これらに対する駆動用電源とを具備し、信号変換部から送り出されたデータ信号および走査信号に基づき所定輝度を発するのための電力を出力する。表示パネル部は、この駆動部から出力されたデータ信号および走査信号に基づく電力により駆動され、所定階調の映像を表示する。この表示パネル部は、図1に示すよ

うに、少なくとも一方が透明で、互いに交差する第1電極及び第2電極によりマトリクス状に挟持されてなる有機または無機EL発光表示素子等の表示ディスプレイにより構成される。

【0021】

【実施例】以下、本発明を実施例に基づき説明する。

#### 実施例1

データ線を透明電極、走査線を金属電極で構成した、画素数320×240のカラー有機EL発光素子を用いた。1画素はさらにストライプ状のRGBに別れており、データ線と平行方向に3分割されている。有機EL発光素子は単極性の導通特性を示すが、ここでは、透明電極から金属電極、つまりデータ線から走査線の方向が導通方向となっている。

【0022】入力映像信号は256階調のアナログRGBとし、2のべき乗で階調の重み付けを行なった。これにより1回の走査線選択時間は、1対2対4対8対16対32対64対128の比のパルス幅で構成される。これらの幅の異なる8つのパルスを表示、あるいは非表示にすることにより256通りの電圧印加時間を作り、階調表示を行なった。駆動周波数を60Hzに設定すると、階調周波数は115kHzとなり、周期は約9μsである。有機EL発光素子の応答速度は1μs以下と十分に速いので、良好な階調表示を行なうことができる。

【0023】図5に示す回路構成により、有機EL発光素子を駆動させた。まず、入力された映像信号はA/Dコンバータによりパラレル8ビットのデジタル信号に変換され、フレームメモリへ蓄積させる。階調制御回路では、8ビットの信号のうち階調の重みに応じた信号を1ビットのみ取り出し、データ側駆動回路へ送出する。そしてデータ側駆動回路は、発光及び非発光に応じた電圧をデータ線へ印加する。これを1回の走査線選択時間の間に8ビット分繰り返し、走査線1本の階調表示を完了する。

【0024】これに対し走査線は、同走査線の走査開始と共に走査側駆動回路の出力電圧を高電位から低電位へ切り替える。すると発光を示す階調信号に該当する画素はデータ線より走査線の方が低電位、すなわち順バイアスとなり、非発光を示す階調信号に該当する画素は走査線に対してデータ線が発光開始電圧未満となる。これらの電位関係と電流経路を、図5から1画素のみ取り出して示したものが図6である。

【0025】また、上記に示したように、発光と非発光のコントラストが充分確保されるのであれば、同様に1画素のみ取り出して示す図7のように、異なる電位の電源を用いてもよい。

【0026】この実施例では、フレーム周波数60Hz、走査線数240本より1回の走査線選択時間は図8に示すように1/60×1/240秒であり、次に同走査線が走査されるまでの時間1/60×239/240



秒より充分小さい。これによりサブフィールド表示法に見られる偽輪郭現象は発生しない。

【0027】尚、LEDディスプレイにおいては電源電圧値と出力電流値、及び発光開始電圧が異なるのみで、全く同様の構成で適応できる。

#### 【0028】実施例2

実施例1の階調表示方法をカラー無機EL発光素子に適用した。ここでは、データ線を透明電極、走査線を金属電極で構成した、画素数 $640 \times 480$ の二重絶縁層構造カラー無機EL発光素子を用いた。1画素はさらにストライプ状のRGBに別れており、データ線と平行方向に3分割されている。二重絶縁層構造無機EL発光素子は発光層を二枚の絶縁層で挟んだ構造になっており、等価的に容量性の負荷で表されメモリ効果を有する。このため夫々一つずつからなる正負パルス一組の印加を最小発光単位とした。正負パルスを一組とすることにより、メモリ効果を意識せずに画素の表示、非表示が可能となる。二重絶縁層構造無機EL発光素子は交流駆動型表示ディスプレイであり、駆動における方向性は持たないが、ここでは透明電極をデータ線、金属電極を走査線と定義する。

【0029】二重絶縁層構造無機EL発光素子は容量性負荷であるため、画素に電流が流れ等価的に表されるコンデンサに電荷が蓄積される。電荷蓄積、すなわち充電が完了するとわずかな漏れ電流を除き、発光に寄与する電流は流れなくなる。発光のメカニズムは、発光層に電流が流れることにより電子の再結合が起こり、低いエネルギー準位に遷移する時に発光する。以上のことから、二重絶縁層構造無機EL発光素子の輝度は、その容量の充電が完了するより長い時間の電圧印加において、単位時間当たりに印加される一組の正負パルスの数に比例する。例えば $SrS:Ce$ の応答速度は約 $50\text{ ns}$ と非常に速いので、二重絶縁層構造無機EL発光素子の階調法として本発明を適用しても、何ら問題は発生しない。

【0030】図9に示す回路構成により、無機EL発光素子を駆動させた。入力映像信号は階調制御回路までは実施例1と同様に処理される。無機EL発光素子の駆動が有機発光素子と異なる点は、両極性のパルスを印加する点である。正負パルス一組を最小発光単位とした場合、重み1のサブフレームではデータ側駆動回路の出力論理を1回反転させる。これに応じて走査側駆動回路の出力論理も1回反転させる。この動作を各サブフレームの重みに対応した回数だけデータ側駆動回路と走査側出力回路の出力論理を反転させる。この方法でも実施例1と同様に、階調制御が可能である。

【0031】図10は、図9を1画素のみ取り出した回路図であり、発光開始電圧が $180\text{ V}$ の場合のデータ線と走査線の電位関係を示す。走査パルスが $+220\text{ V}$ の場合はデータ線を $0\text{ V}$ とすることで発光し、データ線を $+40\text{ V}$ とすることで非発光とする。走査パルスの極性

が反転して $-180\text{ V}$ となった場合はデータ線を $+40\text{ V}$ とすることで発光し、 $0\text{ V}$ とすることで非発光とする。このとき駆動素子に内蔵された極性反転回路を用いることで、実施例1の階調制御と同じ回路が適用できる。

【0032】また、フレーム周波数 $60\text{ Hz}$ 、走査線数 $480$ 本より、1回の走査線選択時間は $1/60 \times 1/480$ 秒であり、次に同走査線が走査されるまでの時間 $1/60 \times 479/480$ 秒より充分小さい。このため、サブフィールド表示法に見られる偽輪郭現象は発生しない。その他、本発明はその要旨を逸脱しない範囲で種々変形して実施できる。

#### 【0033】

【発明の効果】本発明によれば、有機発光素子を始めとし、素子の応答速度が階調周波数より充分速い単純マトリクス型の表示ディスプレイの階調表示において、簡易な映像信号処理回路の構成によって、簡易な回路構成の駆動素子を用いて映像情報を低い転送速度でデータ線へ送り出し、安定で実用的に表示ディスプレイの階調駆動を行なうことができる。

#### 【図面の簡単な説明】

【図1】マトリクス状電極構造を有する表示ディスプレイを示す斜視図である。

【図2】本発明における階調表示の走査タイミングを示す説明図である。

【図3】1走査線において走査時間を相対比の異なる複数の時間幅に分割した、本発明における階調表示の走査タイミングを示す説明図である。

【図4】本発明における走査信号とデータ信号のタイミング例を示す説明図である。

【図5】実施例1における駆動回路ブロック図である。

【図6】実施例1における走査信号とデータ信号の波形及び発光時の電流経路を示す線図である。

【図7】実施例1における走査信号とデータ信号の波形及び発光時の他の電流経路を示す線図である。

【図8】実施例1の1走査線における階調表示の走査タイミングを示す説明図である。

【図9】実施例2における駆動回路ブロック図である。

【図10】実施例2における走査信号とデータ信号の波形及び発光時の電流経路を示す線図である。

【図11】電圧階調法における階調表示の走査タイミングを示す説明図である。

【図12】パルス幅変調法における階調表示の走査タイミングを示す説明図である。

【図13】フレーム抜き取り法における階調表示の走査タイミングを示す説明図である。

【図14】サブフレーム表示法における階調表示の走査タイミングを示す説明図である。

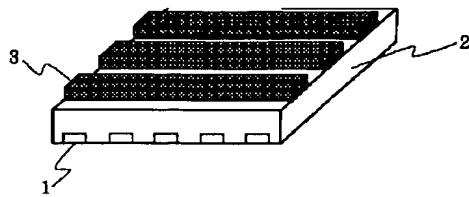
#### 【符号の説明】

1 データ線

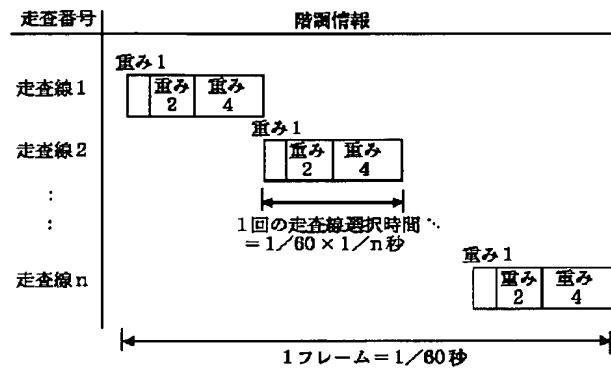
## 2 発光層

## 3 走査線

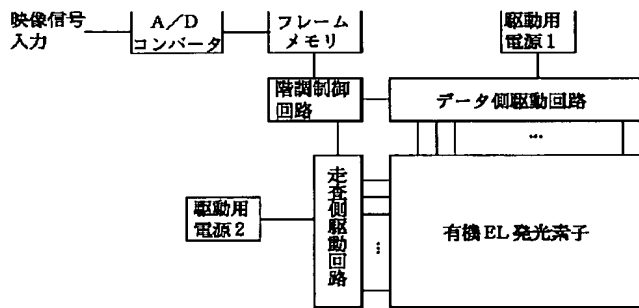
【図1】



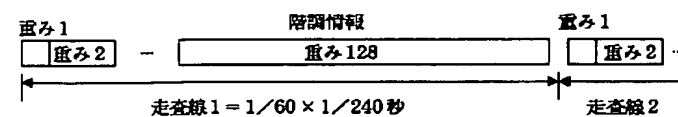
【図3】



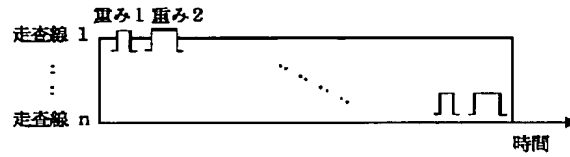
【図5】



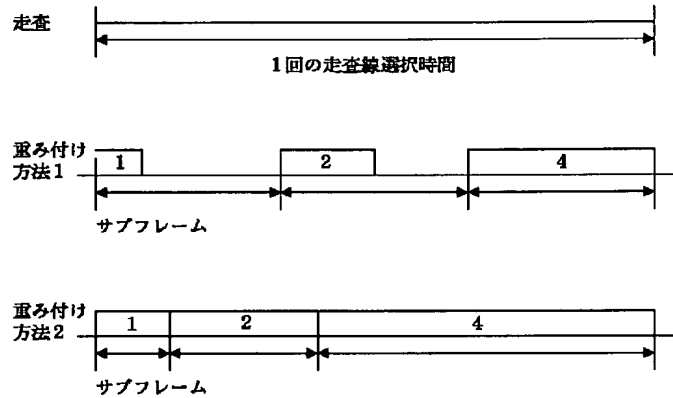
【図8】



【図2】

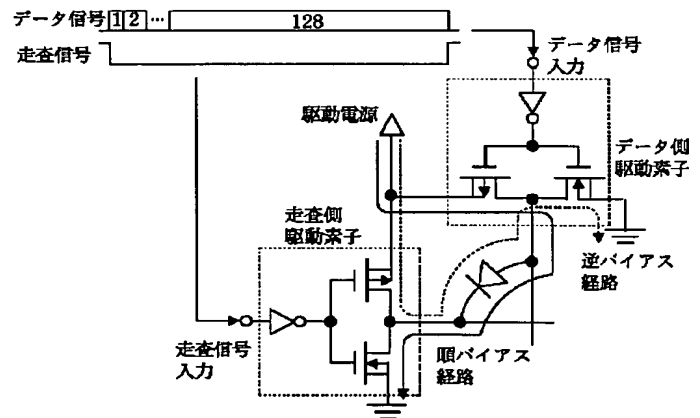


【図4】

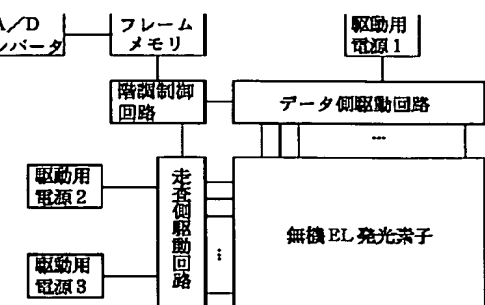


データ内の□は画素の表示、非表示を表している。  
データ内の数字は重みを表している。

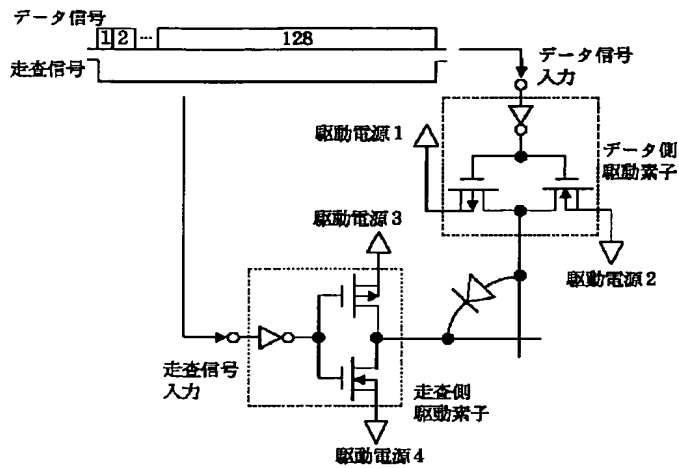
【図6】



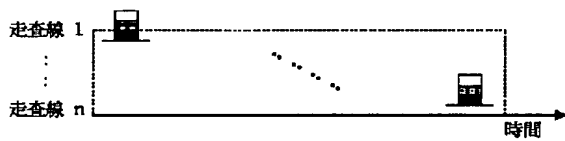
【図9】



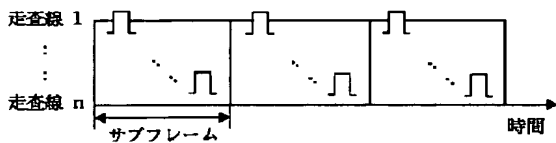
【図 7】



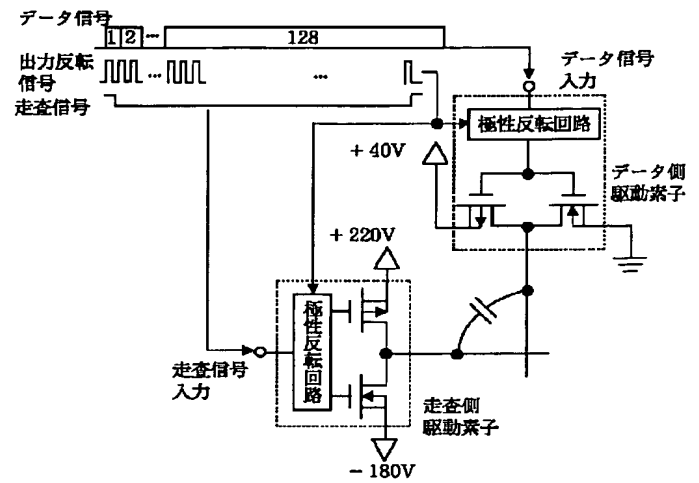
【図 1 1】



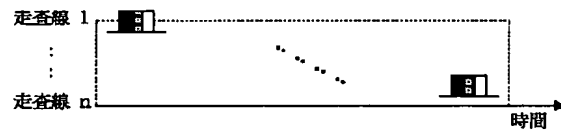
【図 1 3】



【図 1 0】



【図 1 2】



【図 1 4】

